

Gliederung

Rechnergestützter Baugruppen-Entwurf Rechnergestützter Layoutentwurf

Sommersemester 2012 (V:2 Ü:1 P:0)

- 1. Einführung**
- 2. Begriffe und Konzepte des rechnergestützten Entwurfs**
 - 2.1 Begriffe
 - 2.2 Entwurfsstile
 - 2.3 Entwurfsablauf
- 3. Entwurfsschritte**
 - 3.1 Hochsprachen-Entwurf
 - 3.2 Schaltplan-Entwurf
 - 3.3 Layoutentwurf
 - 3.4 Verifikation
- 4. Bibliothekskonzepte**
 - 4.1 Einführung
 - 4.2 Bibliotheken für den IC-Entwurf
 - 4.3 Bibliotheken für den LP-Entwurf
 - 4.4 Pflege und Portierung von Bibliotheken
- 5. Layout-Schnittstellen**
- 6. Ziele und Randbedingungen beim Layoutentwurf**
 - 6.1 Optimierungsziele, Zielfunktion, Wichtungsfaktoren
 - 6.2 Randbedingungen
 - 6.3 Optimierungsziel oder Randbedingung?
- 7. Kommerzielle Layout-Entwurfswerkzeuge**

Literatur

Händschke, J.: Leiterplattendesign. Eugen G. Leuze Verlag, 2006

Jansen, D.: Handbuch der Electronic Design Automation. Hanser Verlag 2001

Online-Dokumentation Altium Designer (Tool-Bestandteil)

Online-Dokumentation Tanner EDA Tools (auf Stick und Tool-Bestandteil)

Folien im Netz: www.ifte.de/lehre -> Rechnergestützter Baugruppen-Entwurf

Benutzername:

Kennwort: