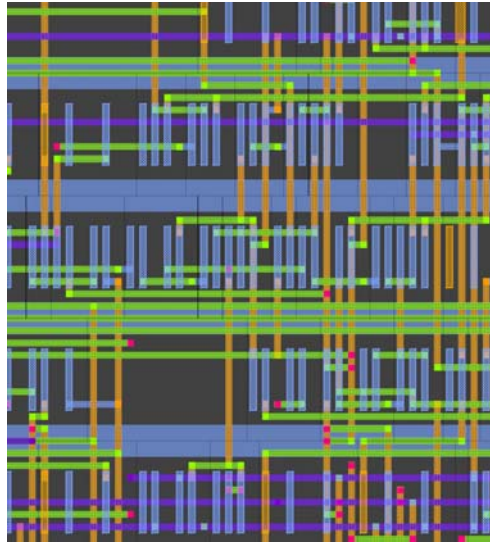


## Parser für Layoutdaten im GDSII-Format

Der Entwurf von integrierten Schaltkreisen (ICs) endet mit der Erzeugung der Layoutdaten, die anschließend zur Herstellung an ein Halbleiterwerk (Fab) weitergegeben werden. Zum Austausch von Layoutdaten wird nach wie vor häufig das GDSII-Format verwendet, das bereits Anfang der 1970er Jahre entwickelt wurde.



Beispiel für Layoutdaten eines digitalen ICs

Im Rahmen dieser Aufgabe soll zunächst die Spezifikation des Formats analysiert werden. Danach sind verfügbare Software-Bibliotheken zum Parsen (Einlesen) von GDSII-Dateien zu recherchieren und hinsichtlich Funktionsumfang, Programmiersprache und Lizenz zu vergleichen. Die Rechercheergebnisse sind mit Beispiel Quelltext zur Verwendung der Bibliotheken in einer schriftlichen Projektarbeit festzuhalten.

Betreuer: Dr.-Ing. Andreas Krinke  
 Raum BAR II/27  
 Tel.: 0351 / 463 34705  
[andreas.krinke@tu-dresden.de](mailto:andreas.krinke@tu-dresden.de)